

# PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2001-083527

(43)Date of publication of application : 30.03.2001

(51)Int.Cl.

G02F 1/1339

G09F 9/30

(21)Application number : 11-259434

(71)Applicant : CANON INC

(22)Date of filing : 13.09.1999

(72)Inventor : KASHIWAZAKI AKIO

FUJIIKE HIROSHI

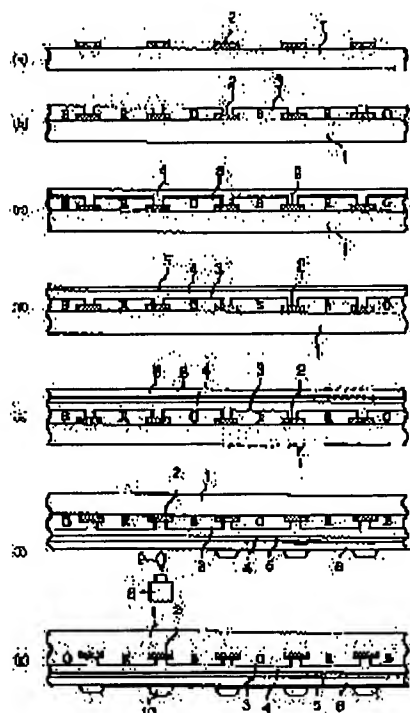
HIROSE MASAFUMI

(54) LIQUID CRYSTAL DEVICE, ITS PRODUCTION, SUBSTRATE WITH SPACER AND ITS PRODUCTION

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a method for the production of a liquid crystal device having excellent display quality without increasing the cost.

SOLUTION: In the method of producing a liquid crystal device, a pair of substrates are disposed facing each other through a spacer, and a liquid crystal compound is held between the substrates. The method includes a spacer forming process in which one substrate 1 of the pair of substrates is disposed with the top face downward and a spacer forming material is injected from the lower side of the surface to the surface of the substrate to deposit and then hardened to form a spacer 10 which regulates the gap between a pair of substrates, a disposing process to dispose a pair of substrates facing each other through the spacer 10, and a sealing process to seal a liquid crystal compound between the pair of substrates disposed facing each other.



## LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's

decision of rejection]

[Date of extinction of right]

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2001-83527

(P2001-83527A)

(43) 公開日 平成13年3月30日 (2001.3.30)

(51) Int. Cl. <sup>7</sup>	識別記号	F I	デフォルト* (参考)
G 0 2 F 1/1339	5 0 0	G 0 2 F 1/1339	5 0 0 2 H 0 8 9
G 0 9 F 9/30	3 2 0	G 0 9 F 9/30	3 2 0 5 C 0 9 4

審査請求 未請求 請求項の数12 O L (全 7 頁)

(21) 出願番号 特願平11-259434

(22) 出願日 平成11年9月13日 (1999.9.13)

(71) 出願人 000001007

キヤノン株式会社

東京都大田区下丸子3丁目30番2号

(72) 発明者 柏崎 昭夫

東京都大田区下丸子3丁目30番2号 キヤ  
ノン株式会社内

(72) 発明者 藤池 弘

東京都大田区下丸子3丁目30番2号 キヤ  
ノン株式会社内

(74) 代理人 100076428

弁理士 大塚 康徳 (外2名)

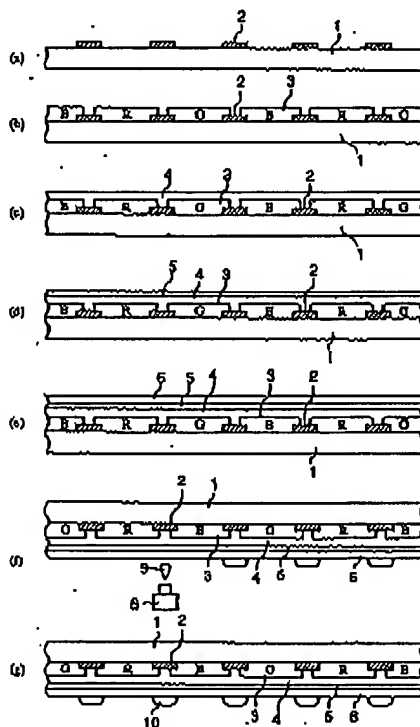
最終頁に続く

(54) 【発明の名称】 液晶素子及びその製造方法及びスペーサー付き基板及びその製造方法

(57) 【要約】

【課題】 コスト上昇を招くことなく、表示品位に優れた液晶素子の製造方法を提供する。

【解決手段】 一対の基板をスペーサーを介して対向配置し、基板間に液晶化合物を挟持してなる液晶素子の製造方法であって、一対の基板のうち一方の基板1の表面を下向きにして、この表面の下側からスペーサー形成素材をその表面に吐出して付着させた後硬化させ、一対の基板の間隔を規定するスペーサーを形成するスペーサー形成工程と、一対の基板を、スペーサーを挟んで対向配置する配置工程と、対向配置された一対の基板間に液晶化合物を封入する封入工程とを具備する。



## 【特許請求の範囲】

【請求項 1】 一对の基板をスペーサーを介して対向配置し、該基板間に液晶化合物を挾持してなる液晶素子の製造方法であって、

前記一对の基板のうちの一方の基板の表面を下向きにして、該表面の下側からスペーサー形成素材を前記表面に吐出して付着させた後硬化させ、前記一对の基板の間隔を規定するスペーサーを形成するスペーサー形成工程と、

前記一对の基板を、前記スペーサーを挟んで対向配置する配置工程と、

前記対向配置された一对の基板間に液晶化合物を封入する封入工程とを具備することを特徴とする液晶素子の製造方法。

【請求項 2】 前記スペーサー形成素材は、光照射及び／又は加熱により硬化することを特徴とする請求項 1 に記載の液晶素子の製造方法。

【請求項 3】 前記スペーサーが形成される基板が、透明基板上に着色層を備えたカラーフィルタを用いて構成されていることを特徴とする請求項 1 に記載の液晶素子の製造方法。

【請求項 4】 前記スペーサーが形成される基板が、画素毎にアクティブ素子を備えたアクティブマトリクス基板であることを特徴とする請求項 1 に記載の液晶素子の製造方法。

【請求項 5】 前記スペーサー形成素材をインクジェット方式により吐出して前記表面に付着させることを特徴とする請求項 1 に記載の液晶素子の製造方法。

【請求項 6】 請求項 1 乃至 5 のいずれか 1 項に記載の液晶素子の製造方法により製造されたことを特徴とする液晶素子。

【請求項 7】 基板の表面を下向きにして、該表面の下側からスペーサー形成素材を前記表面に吐出して付着させた後硬化させることによりスペーサー付き基板を形成することを特徴とするスペーサー付き基板の製造方法。

【請求項 8】 前記スペーサー形成素材は、光照射及び／又は加熱により硬化することを特徴とする請求項 7 に記載のスペーサー付き基板の製造方法。

【請求項 9】 前記スペーサーが形成される基板が、透明基板上に着色層を備えたカラーフィルタを用いて構成されていることを特徴とする請求項 7 に記載のスペーサー付き基板の製造方法。

【請求項 10】 前記スペーサーが形成される基板が、画素毎にアクティブ素子を備えたアクティブマトリクス基板であることを特徴とする請求項 7 に記載のスペーサー付き基板の製造方法。

【請求項 11】 前記スペーサー形成素材をインクジェット方式により吐出して前記表面に付着させることを特徴とする請求項 7 に記載のスペーサー付き基板の製造方法。

【請求項 12】 請求項 7 乃至 11 のいずれか 1 項に記載のスペーサー付き基板の製造方法により製造されたことを特徴とするスペーサー付き基板。

## 【発明の詳細な説明】

## 【0001】

【発明の属する技術分野】本発明は、カラーテレビ、パーソナルコンピュータ、パチンコ遊戯台等を使用される液晶素子及びその製造方法に関し、さらには、液晶素子の構成部材であるスペーサー付き基板及びその製造方法に関する。

## 【0002】

【従来の技術】近年、パーソナルコンピュータの発達、特に携帯用パーソナルコンピュータの発展に伴い、カラー液晶ディスプレイの需要が増加する傾向にある。しかしながら、さらなる普及のためには、コストダウンが必要不可欠となっている。

【0003】従来、液晶素子の製造方法としては、一对の透明な絶縁性基板であるガラス基板上に TFT（薄膜トランジスタ）のような液晶駆動用素子、或いはカラーフィルタのような着色用光学素子などを設けた後、透明電極及び配向膜をそれぞれ形成する。次に、透明電極及び配向膜が形成された一方のガラス基板面側の全面に一般に 3～10 μm 程度のシリカ、アルミナ、合成樹脂等からなる真球或いは円筒状の粒子をスペーサーとして分散させる。透明電極を対向させた状態で上記一对のガラス基板を上記スペーサーを介して重ね合わせ、その間隙に液晶を封入することにより液晶素子が構成される。

【0004】ところが、有効画素部では透明／遮光状態が表示状態によって変化するため、上記スペーサーを無色透明な素材で形成した場合には、遮光時に輝点として、また、黒色に着色した場合には透過時に黒点として観察されることとなり、表示品位が低下するという問題があった。

【0005】上記問題を解決するために、特開昭 61-173221 号公報、特開平 2-223922 号公報などに示されるように、配向膜に配向処理を行った後、感光性ポリイミドやフォトレジストを塗布し、マスクを通して露光することで有効画素部以外にポリイミドやレジストからなるスペーサーを形成するという方法が提案されている。これらの方法によれば、任意の場所に、任意の密度でスペーサーを形成することができるため、液晶を封入した際の液晶セルギャップの不均一性を改善できる。また、特開平 3-94230 号公報には、有効画素部以外の領域の感光層上にビーズスペーサーを固定する方法が記載されている。

【0006】その他にも、膜厚の大きなブラックマトリクスをスペーサーとする方法（特開昭 63-237032 号公報、特開平 3-184022 号公報、特開平 4-122914 号公報等）、重ねた着色レジストをスペーサーとする方法（特開昭 63-82405 号公報）、ブ

ラックマトリクス上にも着色パターンを形成し、スペーサーとする方法（特開昭63-237032号公報）などが提案されている。

【0007】

【発明が解決しようとする課題】しかしながら、上記各公報に提案された改善方法は、いずれもフォトリソグラフィを用いた方法であるため、高価な露光機が必要であり、また現像などのウェットプロセスの導入により、製造ラインが長くなるという問題があった。

【0008】また、上記各改善方法では、ラビング方法などにより配向処理を行ったポリイミド膜などの配向膜上に直接、感光性ポリイミドやフォトレジストなどを塗布し、露光後は不要部を溶剤などにより除去する必要がある。これらの工程は、上記配向膜に施された配向処理状態を著しく汚染、破壊してしまう場合があり、液晶セル内に注入された液晶の配向が不均一となる懸念があった。

【0009】従って、本発明は上述した課題に鑑みてなされたものであり、その目的は、コスト上昇を招くことなく、有効画素部及び非有効画素部のいずれにもスペーサーによる表示上の影響が無く、表示品位に優れた液晶素子の製造方法及びそれにより製造された液晶素子を提供することである。

【0010】また、本発明の他の目的は、液晶素子の構成部材であるスペーサー付き基板及びその製造方法を提供することである。

【0011】

【課題を解決するための手段】上述した課題を解決し、目的を達成するために、本発明に係わる液晶素子の製造方法は、一対の基板をスペーサーを介して対向配置し、該基板間に液晶化合物を挟持してなる液晶素子の製造方法であって、前記一対の基板のうちの一方の基板の表面を下向きにして、該表面の下側からスペーサー形成素材を前記表面に吐出して付着させた後硬化させ、前記一対の基板の間隔を規定するスペーサーを形成するスペーサー形成工程と、前記一対の基板を、前記スペーサーを挟んで対向配置する配置工程と、前記対向配置された一対の基板間に液晶化合物を封入する封入工程とを具備することを特徴としている。

【0012】また、この発明に係わる液晶素子の製造方法において、前記スペーサー形成素材は、光照射及び／又は加熱により硬化することを特徴としている。

【0013】また、この発明に係わる液晶素子の製造方法において、前記スペーサーが形成される基板が、透明基板上に着色層を備えたカラーフィルタを用いて構成されていることを特徴としている。

【0014】また、この発明に係わる液晶素子の製造方法において、前記スペーサーが形成される基板が、画素毎にアクティブ素子を備えたアクティブマトリクス基板であることを特徴としている。

【0015】また、この発明に係わる液晶素子の製造方法において、前記スペーサー形成素材をインクジェット方式により吐出して前記表面に付着させることを特徴としている。

【0016】また、本発明に係わる液晶素子は、上記の液晶素子の製造方法により製造されたことを特徴としている。

【0017】また、本発明に係わるスペーサー付き基板の製造方法は、基板の表面を下向きにして、該表面の下側からスペーサー形成素材を前記表面に吐出して付着させた後硬化させることによりスペーサー付き基板を形成することを特徴としている。

【0018】また、この発明に係わるスペーサー付き基板の製造方法において、前記スペーサー形成素材は、光照射及び／又は加熱により硬化することを特徴としている。

【0019】また、この発明に係わるスペーサー付き基板の製造方法において、前記スペーサーが形成される基板が、透明基板上に着色層を備えたカラーフィルタを用いて構成されていることを特徴としている。

【0020】また、この発明に係わるスペーサー付き基板の製造方法において、前記スペーサーが形成される基板が、画素毎にアクティブ素子を備えたアクティブマトリクス基板であることを特徴としている。

【0021】また、この発明に係わるスペーサー付き基板の製造方法において、前記スペーサー形成素材をインクジェット方式により吐出して前記表面に付着させることを特徴としている。

【0022】また、本発明に係わるスペーサー付き基板は、上記のスペーサー付き基板の製造方法により製造されたことを特徴としている。

【0023】

【発明の実施の形態】以下、本発明の好適な一実施形態について、添付図面を参照して詳細に説明する。

【0024】なお、本明細書においては従来公知のインクジェット方式についてインクの代わりにスペーサー素材を吐出するものを便宜上インクジェット方式と呼ぶ。

【0025】図1は、本発明の液晶素子の製造方法の一実施形態の工程のうち、スペーサー付き基板を形成するまでの工程を示す模式図である。本実施形態は、一方の基板を透明基板上に着色層と保護層を備えたカラーフィルタを用いて構成し、該基板上にスペーサーを形成する例である。図中、1は透明基板、2はブラックマトリクス、3は着色層、4は保護層、5は透明電極、6は配向膜、8はインクジェットヘッド、9は硬化性インク、10はスペーサーである。尚、図1の(a)～(g)はそれぞれ以下の工程(a)～(g)にそれぞれ対応する断面模式図である。

【0026】工程(a)

透明基板1上に、必要に応じてブラックマトリクス2を

形成する。本発明において透明基板1としては、一般にガラス基板が用いられるが、液晶素子としての透明性、機械的強度等の必要特性を有するものであればガラス基板に限定されるものではなく、プラスチック基板なども用いることができる。

【0027】ブラックマトリクス2としては特に制限はなく、公知のものをを用いることができる。例えば、透明基板1上に形成したCr等の金属や金属酸化物などの積層膜をパターン状にエッチングしたり、透明基板1上に塗布した黒色レジストをパターンニングすることにより、形成することができる。

#### 【0028】工程(b)

透明基板上にカラーフィルタのR(赤)、G(緑)、B(青)の3原色の着色層3を形成する。本発明において着色層3の形成方法は特に限定されず、公知の技術が用いられる。例えば、顔料を分散した光硬化性樹脂組成物を用いた顔料分散方、基板上に成膜した樹脂被膜を染料を用いて染色した染色方、導電性基板上に通電しながら着色組成物を電着せしめることにより着色層を形成する電着法、印刷技術を応用した印刷法、熱転写技術を応用した熱転写法などが挙げられる。また、コスト面から考えると、1工程で3色の着色層を同時に形成しうるインクジェット方式を利用した方が望ましい。

【0029】また、着色層3は、特に本発明に係るスペーサー10を形成する基板側に設ける必要はなく、液晶素子を構成する一対の基板のいずれか一方に形成すればよい。

#### 【0030】工程(c)

必要に応じて保護層4を形成する。保護層4としては、光照射または熱処理、或いはこれらの両方により硬化可能な樹脂層、或いは蒸着またはスパッタによって形成された無機膜等を用いることができ、カラーフィルタとしての透明性を有し、その後のITO膜形成工程や配向膜形成工程等に耐えうるものであれば使用可能である。

#### 【0031】工程(d)

必要に応じて透明導電膜5を形成する。透明導電膜5は通常ITOをスパッタ等で成膜したものが用いられるが、特にITOに限定されるものではなく、形成方法も限定されない。

#### 【0032】工程(e)

必要に応じて配向膜6を先に形成する。配向膜6の形成方法、材質は特に限定されるものではなく、公知のものをを用いることができる。また、適宜公知の方法によりラビングを行っても良い。

#### 【0033】工程(f)

本基板を、配向膜6の表面が下を向くようにスペーサー描画機に配置し、カラーフィルタの着色層3を形成するときに用いたアライメントマーク(図示しない)を利用して基板アライメントを行い、インクジェットヘッド8を用い、配向膜6の下側から配向膜6の表面に向けて硬

化性インク9を有効画素部に吐出する。このように、配向膜6の下側から硬化性インク9を配向膜6の表面に付与することにより、硬化性インク9が重力により下方に引かれ、スペーサーの必要高さが得られるようになる。

【0034】硬化性インク9は、硬化後にスペーサー10となるスペーサー形成素材であり、硬化性成分を含有し、インクジェットヘッドを用いて吐出が可能であり、且つ、後処理により硬化し得るものであれば、いずれの材料を用いてもかまわない。好ましくは、以下に挙げるような単量体の単独重合体或いは該単量体と他のビニル系単量体との共重合体をインク中に含有しており、その含有量は0.01~30重量%が好ましく、特に0.1~10重量%が望ましい。

【0035】硬化性インク9に含有される重合体或いは共重合体の構成成分である単量体としては、例えば、N、N-ジメチロールアクリルアミド、N、N-ジメトキシメチルアクリルアミド、N、N-ジエトキシメチルアクリルアミド、N、N-ジメチロールメタクリルアミド、N、N-ジメトキシメチルメタクリルアミド、N、N-ジエトキシメチルメタクリルアミド等が挙げられるが、これに限られるものではない。これらの単量体は単独重合体、或いは、他のビニル系単量体との共重合体で用いられる。他のビニル系単量体としては、アクリル酸、メタクリル酸、アクリル酸メチル、アクリル酸エチル等のアクリル酸エステル、メタクリル酸メチル、メタクリル酸エチル等のメタクリル酸エステル、ヒドロキシメチルメタクリレート、ヒドロキシエチルメタクリレート、ヒドロキシメチルアクリレート、ヒドロキシエチルアクリレート等の水酸基を含有したビニル系単量体、その他スチレン、 $\alpha$ -メチルスチレン、アクリルアミド、メタクリルアミド、アクリロニトリル、アリルアミン、ビニルアミン、酢酸ビニル、プロピオン酸ビニル等を挙げることができる。

【0036】上記共重合体における、上記単量体と他のビニル系単量体との共重合割合(重量%)は、100%:0%~5%:95%が好ましく、特に90%:10%~10%:90%が望ましい。

【0037】さらに、光硬化させる場合には、各種光硬化性樹脂、光重合開始剤を加えても良い。また、硬化剤インク中で固着等の問題を起こすものでなければ、他の成分として、様々な市販の樹脂や添加剤を加えても良い。具体的には、アクリル系樹脂やエポキシ系樹脂等が好適に用いられる。

【0038】硬化性インク9の調製に際しては、上記各成分を水/または公知の溶剤で混合、溶解する。この操作は、それ自体公知のものが利用できる。望ましくは、スペーサー10を形成する基板表面の材質(本実施形態では配向膜6)によって添加溶剤或いは界面活性剤などの添加剤を加えて吐出された硬化性インク9の形成するドットの径を調整することにより、スペーサーの径の調

整が可能である。

【0039】本発明に用いるインクジェット方式としては、エネルギー発生素子として電気熱変換体を用いたバブルジェットタイプ、或いは圧電素子を用いたピエゾジェットタイプ等が使用可能である。硬化性インクの打込み位置、及び打込み量は任意に設定することができる。

#### 【0040】工程 (g)

基板 1 を、配向膜 6 の表面が下を向いたままの状態で保持し、光照射、熱処理、或いは光照射と熱処理の両方を行って硬化性インク 9 を硬化させてスペーサー 10 を形成し、本発明のスペーサー付基板を得る。光照射や熱処理の方法は公知の方法による。

【0041】特に厳密な平坦性が必要な場合には、スペーサー 10 の表面を研磨テープ等を用いて研磨してもかまわない。

【0042】次いで、事前に配向膜 6 を形成していなかった場合には、配向膜を形成する。

【0043】以降、上記のスペーサー付基板と、別途作製した対向基板とをシール材を用いて貼り合わせてセルを作製し、液晶を封入することにより、本発明の液晶素子が得られる。

【0044】次に、本発明の液晶素子の一例を図 2 に示す。図 2 は、図 1 (g) に示した本実施形態のスペーサー付基板を用いて構成した液晶素子の一例の断面模式図である。図中、11 は対向基板、12 は画素電極、13 は配向膜、14 は液晶である。本液晶素子は、画素毎に TFT (薄膜トランジスタ) を配置したアクティブマトリクスタイプ (いわゆる TFT 型) の液晶素子の一例である。

【0045】カラー表示の液晶素子は、一般的にカラーフィルタ側の基板 1 と対向基板 11 を合わせ込み、液晶 14 を封入することにより形成される。対向基板 11 の内側に、TFT (図示しない) と透明な画素電極 12 がマトリクス状に形成される。また、透明基板 1 の内側には、画素電極 12 に対向する位置に、R、G、B が配列するようにカラーフィルタの着色層 3 が配置され、その上に透明電極膜 5 (共通電極) が一面に形成される。ブラックマトリクス 2 は、通常カラーフィルタ側に形成されるが、BM オンレイタイプの液晶素子においては対向基板 11 側に形成される。さらに、両基板の面内には配向膜 6、13 が形成されており、これらをラビング処理することにより液晶分子を一定方向に配列させることができる。これらの基板はスペーサー 10 を介して対向配置され、シール材 (図示しない) によって貼り合わされ、その間隙に液晶 14 が充填される。液晶としては一般的に用いられている TN 型液晶や強誘電性液晶等いずれも用いることができる。

【0046】上記液晶素子は、透過型の場合には両基板の外側に偏光板を設置し、一般的に蛍光灯と散乱板を組み合わせたバックライトを用い、反射型の場合には透明

基板 1 の外側に偏光板を設置して、それぞれ液晶 14 を光の透過率を変化させる光シャッターとして機能させることにより表示を行う。

【0047】上記実施形態においては、TFT 型の液晶素子について説明したが、本発明は単純マトリクス型等他の駆動タイプの液晶素子にも好ましく適用される。また、本発明の液晶素子は直視型でも投写型でも好適に用いられる。

【0048】次に、本実施形態の液晶素子の製造方法の具体例について説明する。

【0049】(実施例) ガラス基板上に 0.1  $\mu\text{m}$  厚のクロム金属膜をスパッタリングで形成し、フォトレジストを用いてエッチングを行い、格子状のブラックマトリクスを得た、その後、公知のインクジェット方式によるカラーフィルタ形成方法を用いて R、G、B の着色層を作製した。その上にスピンコートを用いてアクリル系樹脂の保護層を形成し、平坦化を行った。さらにその上に透明電極の ITO 膜をスパッタリングで形成し、さらにポリイミドからなる配向膜を形成した。この基板に、図 1 (f) に示したように、ITO 膜側を下に向けて、下側からブラックマトリクス上に以下の組成の硬化性インクをインクジェットヘッドより吐出した。

#### 【0050】[硬化性インクの組成]

共重合体	10 重量%
水	80 重量%
エチレングリコール	10 重量%

但し、上記共重合体は、N、N-ジメチロールアクリルアミドとメタクリル酸メチルの 2 元共重合体 (共重合比、40:60 (重量比)) からなるものを用いた。

【0051】上記基板を、ITO 膜側を下に向けたまま、100℃で 15 分間加熱した後、200℃で 30 分間加熱し、上記硬化性インクを硬化させてスペーサーを形成した。スペーサーは厚さ 5  $\mu\text{m}$  で、直径が約 20  $\mu\text{m}$  であった。

【0052】次いで、上記スペーサーを形成した基板と、対向する電極を形成した基板とをシール材を用いて貼り合わせてセルを作製し、液晶を注入して本発明の液晶素子を得た。得られた液晶素子は、従来の 6  $\mu\text{m}$  径のスペーサーを分散させた液晶素子に比べて色ムラもなく、コントラストに優れたものであった。

【0053】本発明は、特にインクジェット記録方式の中でも、インク吐出を行わせるために利用されるエネルギーとして熱エネルギーを発生する手段 (例えば電気熱変換体やレーザ光等) を備え、前記熱エネルギーによりインクの状態変化を生起させる方式のプリント装置について説明したが、かかる方式によれば記録の高密度化、高精細化が達成できる。

【0054】その代表的な構成や原理については、例えば、米国特許第 4723129 号明細書、同第 4740796 号明細書に開示されている基本的な原理を用いて

行うものが好ましい。この方式はいわゆるオンデマンド型、コンティニュアス型のいずれにも適用可能であるが、特に、オンデマンド型の場合には、液体（インク）が保持されているシートや液路に対応して配置されている電気熱変換体に、記録情報に対応して膜沸騰を越える急速な温度上昇を与える少なくとも1つの駆動信号を印加することによって、電気熱変換体に熱エネルギーを発生せしめ、記録ヘッドの熱作用面に膜沸騰を生じさせて、結果的にこの駆動信号に1対1に対応した液体（インク）内の気泡を形成できるので有効である。この気泡の成長、収縮により吐出用開口を介して液体（インク）を吐出させて、少なくとも1つの滴を形成する。この駆動信号をパルス形状をすると、即時適切に気泡の成長収縮が行われるので、特に応答性に優れた液体（インク）の吐出が達成でき、より好ましい。

【0055】このパルス形状の駆動信号としては、米国特許第4463359号明細書、同第4345262号明細書に記載されているようなものが適している。なお、上記熱作用面の温度上昇率に関する発明の米国特許第4313124号明細書に記載されている条件を採用すると、さらに優れた記録を行うことができる。

【0056】記録ヘッドの構成としては、上述の各明細書に開示されているような吐出口、液路、電気熱変換体の組み合わせ構成（直線状液流路または直角液流路）の他に熱作用面が屈曲する領域に配置されている構成を開示する米国特許第4558333号明細書、米国特許第4459600号明細書を用いた構成も本発明に含まれるものである。加えて、複数の電気熱変換体に対して、共通するスロットを電気熱変換体の吐出部とする構成を開示する特開昭59-123670号公報や熱エネルギーの圧力波を吸収する開口を吐出部に対応させる構成を開示する特開昭59-138461号公報に基づいた構成としても良い。

【0057】さらに、記録装置が記録できる最大記録媒体の幅に対応した長さを有するフルラインタイプの記録ヘッドとしては、上述した明細書に開示されているような複数記録ヘッドの組み合わせによってその長さを満たす構成や、一体的に形成された1個の記録ヘッドとしての構成のいずれでもよい。

【0058】加えて、装置本体に装着されることで、装置本体との電気的な接続や装置本体からのインクの供給が可能になる交換自在のチップタイプの記録ヘッド、あるいは記録ヘッド自体に一体的にインクタンクが設けられたカートリッジタイプの記録ヘッドを用いてもよい。

【0059】また、本発明の記録装置の構成として設けられる、記録ヘッドに対しての回復手段、予備的な補助手段等を付加することは本発明の効果を一層安定にできるので好ましいものである。これらを具体的に挙げれば、記録ヘッドに対してのキャッピング手段、クリーニング手段、加圧あるいは吸引手段、電気熱変換体あるい

はこれとは別の加熱素子あるいはこれらの組み合わせによる予備加熱手段、記録とは別の吐出を行う予備吐出モードを行うことも安定した記録を行うために有効である。

【0060】以上説明した本発明実施例においては、インクを液体として説明しているが、室温やそれ以下で固化するインクであっても、室温で軟化もしくは液化するものを用いても良く、使用記録信号付与時にインクが液状をなすものであればよい。

【0061】加えて、積極的に熱エネルギーによる昇温をインクの固形状態から液体状態への状態変化のエネルギーとして使用せしめることで積極的に防止するため、またはインクの蒸発を防止するため、放熱状態で固化し加熱によって液化するインクを用いても良い。いずれにしても熱エネルギーの記録信号に応じた付与によってインクが液化し、液状インクが吐出されるものや、記録媒体に到達する時点では既に固化し始めるもの等のような、熱エネルギーの付与によって初めて液化する性質のインクを使用する場合も本発明は適用可能である。このような場合インクは、特開昭54-56847号公報あるいは特開昭60-71260号公報に記載されるような、多孔質シート凹部または貫通孔に液状または固形物として保持された状態で、電気熱変換体に対して対向するような形態としてもよい。本発明においては、上述した各インクに対して最も有効なものは、上述した膜沸騰方式を実行するものである。

【0062】

【発明の効果】以上説明したように、本発明によれば、高価なフォトリソグラフィ工程を経ず、任意の場所にスペーサーを形成することができるため、他の構成部材に影響を与えることなく安価にスペーサーを形成することができる。また、非有効画素部にのみスペーサーを形成することができるため、スペーサーの使用による表示への影響が防止される。よって、本発明によれば、従来のスペーサーを分散していた液晶素子に比べて表示品位に優れた液晶素子を、塗工工程及びフォトリソグラフィ工程を用いてスペーサーを形成していた液晶素子よりも安価に提供することが可能となる。

【0063】さらに、基板に対して下側からスペーサー素材を基板の下側面に付与することにより、スペーサー素材が下方に引かれ、スペーサーの必要高さが得られる。

【図面の簡単な説明】

【図1】本発明の液晶素子の製造方法の一実施形態の工程図である。

【図2】本発明の液晶素子の一実施形態の断面模式図である。

【符号の説明】

- 1 透明基板
- 2 ブラックマトリクス

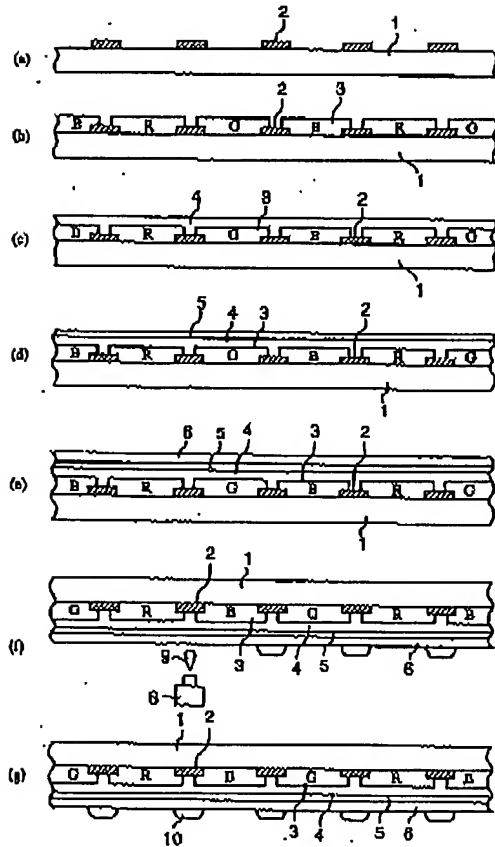


- 3 着色層
- 4 保護層
- 5 透明電極
- 6 配向膜
- 8 インクジェットヘッド
- 9 硬化性インク

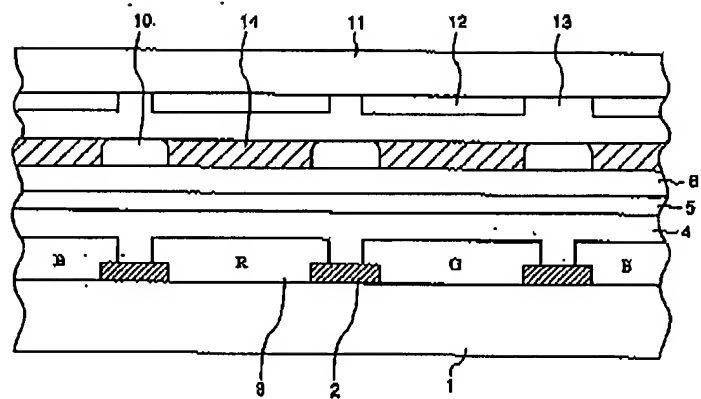
- \* 10 スペース
- 11 対向基板
- 12 画素電極
- 13 配向膜
- 14 液晶

\*

【図1】



【図2】



フロントページの続き

(72)発明者 広瀬 雅史  
 東京都大田区下丸子3丁目30番2号 キヤ  
 ノン株式会社内

リターム(参考) 2H089 MA04X NA01 NA12 NA15  
 NA17 NA24 NA60 PA08 PA09  
 QA12 QA13 QA14 QA16 RA05  
 TA09 TA12  
 5C094 AA03 AA36 AA43 AA47 AA48  
 AA55 BA03 BA43 CA19 CA24  
 DA12 DA13 EB02 EC02 EC03  
 ED03 ED15 FA01 FA02 FB01  
 FB15 GB10